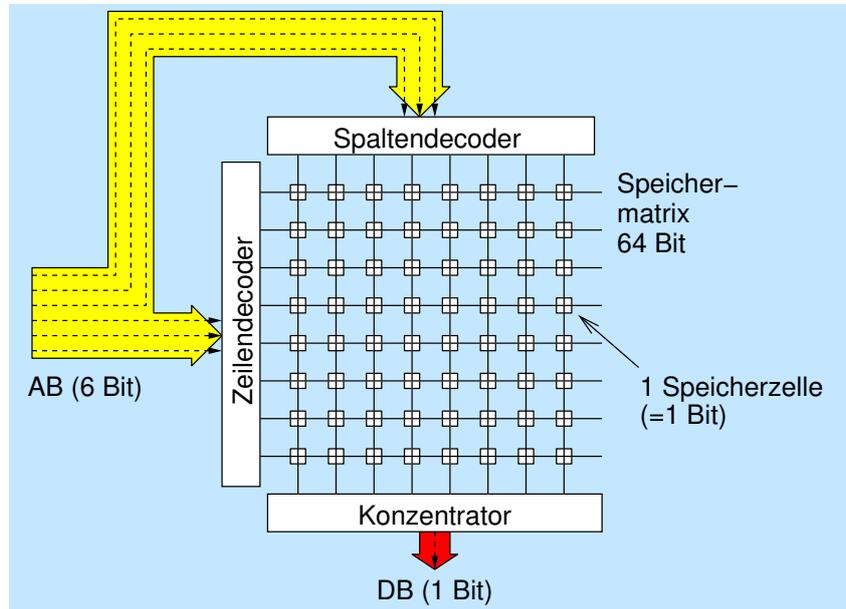
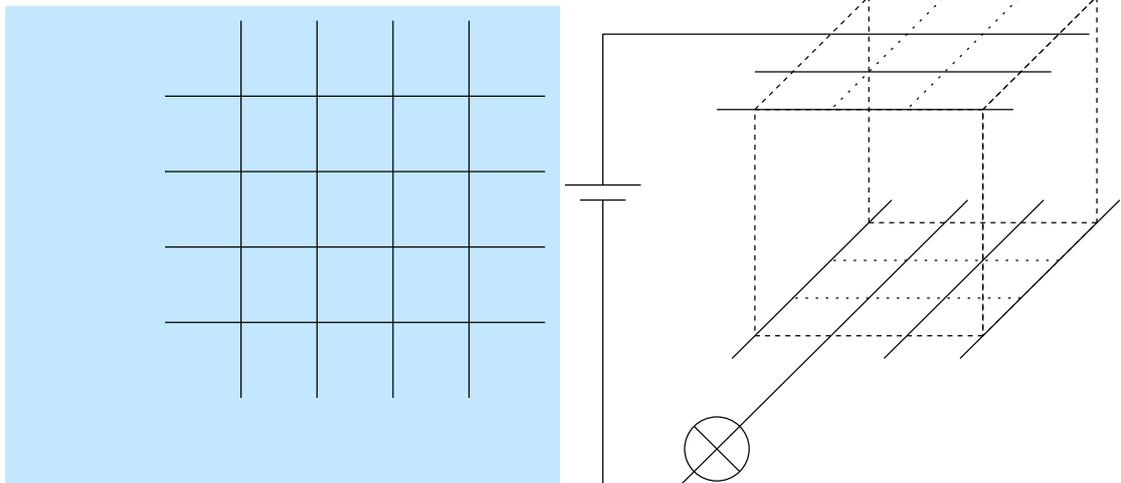


4.4.F PC-Hardware/Hauptspeicher – Ergänzungen und Bilder

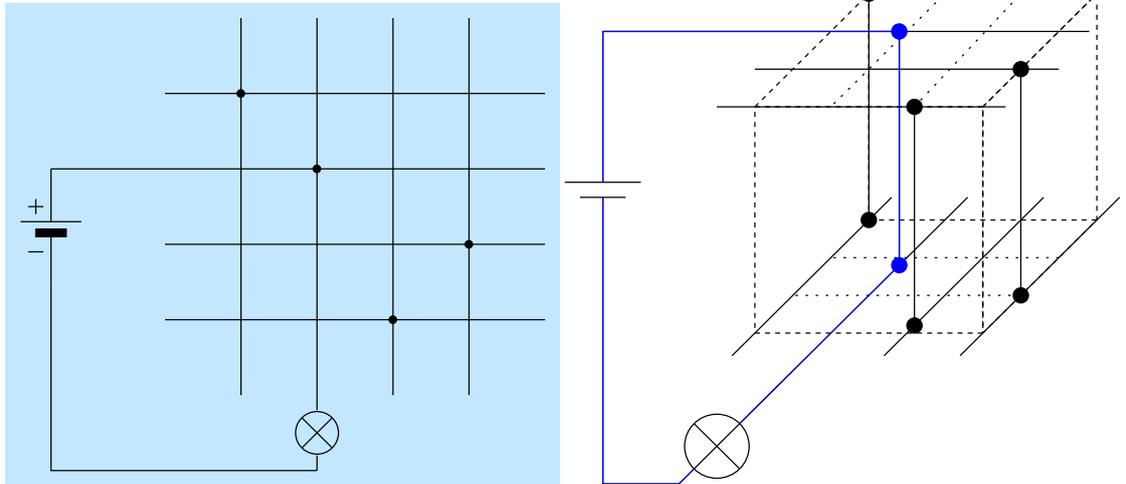
4.4.F.1 Anordnung der Speicherzellen auf dem Chip: 1 Bit



4.4.F.2 Funktion einer Speicherzelle im ROM – prinzipieller Aufbau in 2D und 3D

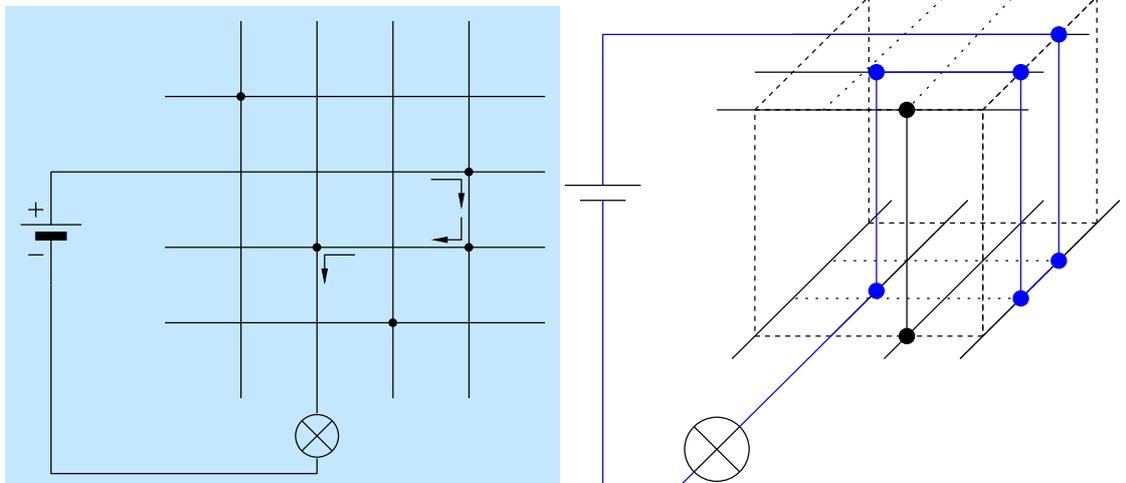


4.4.F.3 Realisierung der Speicherzellen

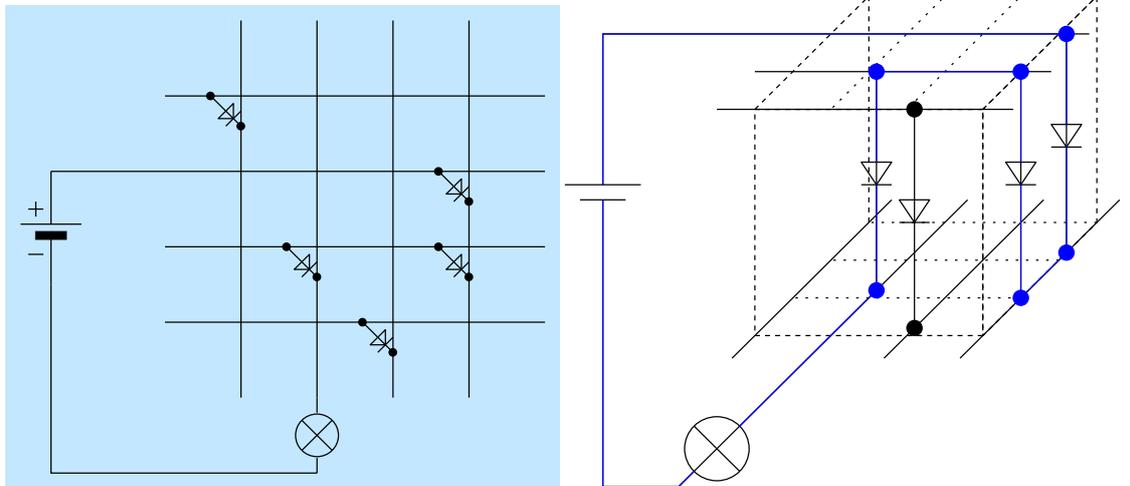


- 1: Verbindung vorhanden
- 0: Verbindung fehlt

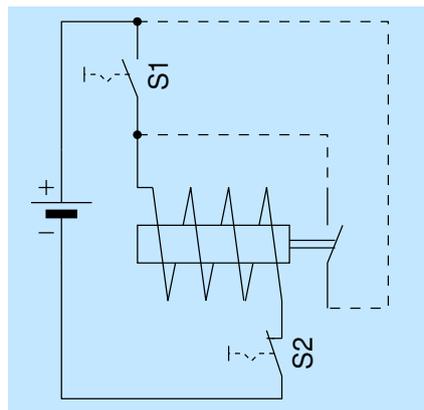
4.4.F.4 Problem bei einfacher Verbindung



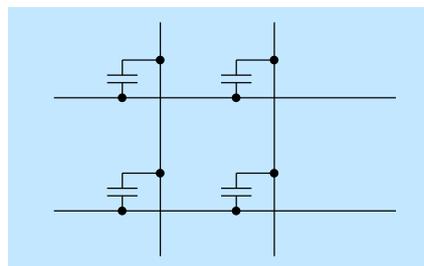
4.4.F.5 Lösung durch Stromventile (Dioden)



4.4.F.6 Prinzip einer SRAM-Speicherzelle



4.4.F.7 Prinzip eines DRAM (stark vereinfacht!)



4.4.F.8 Anordnung der Speicherzellen: mehrere Bits

